

## Examen de Título de Miguel Vergara Arteaga

Written by Administrator

Monday, 12 December 2011 12:57 - Last Updated Monday, 12 December 2011 21:39

---



El viernes 9 de diciembre a las 14:00 hrs. se realizó el examen de Título : Ingeniero Civil Electrónico mención Electrónica Industrial de MIGUEL VERGARA ARTEAGA. El título de la memoria fue "Diseño de Plataforma de comunicación y control DSP-FPGA".

La comisión estuvo integrada por: Dr. Marcelo Pérez, Guía Tesis y Dr. César Silva, Co-referente.

Lugar: Auditorio "Guillermo Feick" (B.221)